

Документ подписан простой электронной подписью  
Информация о владельце:

ФИО: Косенок Сергей Михайлович

Должность: ректор

Дата подписания: 11.06.2026 09:32:23

Уникальный программный ключ:

e3a68f3eaa1e62674b54f4998099d3d6bfdcf836

## Гестовое задание для диагностического тестирования по дисциплине:

### Средства интеграции компонентов интеллектуальных систем, 7 семестр

Код, направление подготовки	09.03.01 Информатика и вычислительная техника
Направленность (профиль)	ИИиЭС
Форма обучения	Очная
Кафедра разработчик	Автоматизированных систем обработки информации и управления
Выпускающая кафедра	Автоматизированных систем обработки информации и управления

Проверяемая компетенция	Задание	Варианты ответов	Тип сложности вопроса
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	... - совокупность средств, методов и правил взаимодействия (управления, контроля и т. д.) между элементами системы.		Низкий

<p>ПК-3.1  ПК-3.2  ПК-3.3  ПК-6.1  ПК-6.2  ПК-6.3  ПК-7.1  ПК-7.2  ПК-7.3  ПК-11.1  ПК-11.2  ПК-11.3  ПК-12.1  ПК-12.2  ПК-12.3</p>	<p>I2C - это ...</p>	<ol style="list-style-type: none"> <li>1. последовательный синхронный стандарт передачи данных в режиме полного дуплекса, предназначенный для обеспечения простого и недорогого высокоскоростного сопряжения микроконтроллеров и периферии</li> <li>2. государственный стандарт сетевых пакетов</li> <li>3. последовательная асимметричная шина для связи между интегральными схемами внутри электронных приборов</li> <li>4. международный стандарт сетевых пакетов</li> </ol>	<p>Низкий</p>
---	----------------------	---	---------------

<p>ПК-3.1  ПК-3.2  ПК-3.3  ПК-6.1  ПК-6.2  ПК-6.3  ПК-7.1  ПК-7.2  ПК-7.3  ПК-11.1  ПК-11.2  ПК-11.3  ПК-12.1  ПК-12.2  ПК-12.3</p>	<p>SPI - ...</p>	<ol style="list-style-type: none"> <li>1. последовательная асимметричная шина для связи между интегральными схемами внутри электронных приборов</li> <li>2. интерфейс для связи между компонентами компьютерной системы</li> <li>3. драйвер ядра операционной системы Windows</li> <li>4. последовательный синхронный стандарт передачи данных в режиме полного дуплекса, предназначенный для обеспечения простого и недорогого высокоскоростного сопряжения микроконтроллеров и периферии</li> </ol>	<p>Низкий</p>
---	------------------	---	---------------

ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	GPIO - ...	1. драйвер ядра операционной системы Windows 2. интерфейс для связи между компонентами компьютерной системы 3. драйвер ядра операционной системы Linux 4. международный стандарт сетевых пакетов	Низкий
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	... - это граница между двумя функциональными объектами, требования к которой определяются стандартом.		Низкий
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Сопоставьте определения	1. GraphQL <=> это система удалённого вызова процедур 2. gRPC <=> это язык запросов данных и манипулирования ими 3. NVME <=> протокол доступа к твердотельным накопителям, подключённым по шине PCI Express	Средний

ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Какие интерфейсы присутствуют на Raspberry Pi	1. SPI 2. GPIO 3. RS232 4. I2C	Средний
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	ARM, Intel и AMD - это ...		Средний
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Количество линий данных интерфейса I2C		Средний

ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Количество интерфейса SPI линий		Средний
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Количество интерфейса I2C линий		Средний
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Количество данных интерфейса SPI линий		Средний

ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	STM и AVR - это ...		Средний
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	FreeRTOS - это ...	1. монолитная операционная система 2. многозадачная операционная система 3. операционная система 4. многозадачная операционная система реального времени	Средний
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Rasberry Pi использует в качестве операционной системы	1. Mac OS 2. Linux 3. Free RTOS 4. Windows	Средний

ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Автором архитектуры x86-64 является	1. Intel 2. ARM 3. AMD 4. Nvidia	Высокий
--	--	---	---------

<p>ПК-3.1  ПК-3.2  ПК-3.3  ПК-6.1  ПК-6.2  ПК-6.3  ПК-7.1  ПК-7.2  ПК-7.3  ПК-11.1  ПК-11.2  ПК-11.3  ПК-12.1  ПК-12.2  ПК-12.3</p>	<p>PWM - это ...</p>	<ol style="list-style-type: none"> <li>1. процесс управления мощностью методом пульсирующего включения и выключения потребителя энергии</li> <li>2. процесс управления мощностью методом пульсирующего выключения потребителя энергии</li> <li>3. процесс управления мощностью методом пульсирующего включения или выключения потребителя энергии</li> <li>4. процесс управления мощностью методом пульсирующего включения потребителя энергии</li> </ol>	<p>Высокий</p>
---	----------------------	---	----------------

ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Расположите версии микропроцессоров ARM в правильном порядке	1. ARM9 2. ARM7 3. Cortex M 4. ARM11 5. Cortex A	Высокий
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Расшифруйте аббревиатуру GPIO	1. General purpose input/output 2. Global purpose in/out 3. Global purpose input/output 4. General purpose in/out	Высокий
ПК-3.1 ПК-3.2 ПК-3.3 ПК-6.1 ПК-6.2 ПК-6.3 ПК-7.1 ПК-7.2 ПК-7.3 ПК-11.1 ПК-11.2 ПК-11.3 ПК-12.1 ПК-12.2 ПК-12.3	Расположите версии микроконтроллеров STM32 в правильном порядке	1. L5 2. L0, J 3. F7, H7 4. F4, F3, L4, J 5. F2, F1, L1, W, J 6. F0, J	Высокий

